3　中央処理装置と主記憶装置

计算机中的数据处理是按照“输入→处理→输出”的流程进行的。  
在这一系列流程中负责“处理”的**中央処理装置**（CPU），是由**制御装置**と**演算装置**构成的，这一点在第1章已作说明。

本章将学习**中央処理装置**（CPU）的更详细的工作原理，以及与其密切相关的**主記憶装置**。